

Документ подписан простой электронной подписью
Информация о подписи:
ФИО: Выборнова Любовь Алексеевна
Должность: Ректор
Дата подписания: 21.09.2023
Уникальный программный ключ:
c3b3b9c625f6c113afa2a2c42baff9e05a38b76e

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«Тюменский государственный университет сервиса» (ФГБОУ ВО «ПВГУС»)

Высшая школа передовых производственных технологий

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Б1.В.ДВ.01.2 «Микропроцессорные системы и управление технологическим оборудованием»

Направление подготовки:

15.03.02 «Технологические машины и оборудование»

Направленность (профиль):

«Инжиниринг технологического оборудования»

Квалификация выпускника: **бакалавр**

Рабочая программа дисциплины «Микропроцессорные системы и управление технологическим оборудованием» разработана в соответствии с

- федеральным государственным образовательным стандартом высшего образования - бакалавриат по направлению подготовки 15.03.02 «Технологические машины и оборудование», утвержденным приказом Министерства науки и высшего образования Российской Федерации от 09 августа 2021 г. № 728.

Составители:

старший преподаватель

(ученая степень, ученое звание)

Е.С Сычёва

(ФИО)

РПД обсуждена на заседании Высшей школы передовых производственных технологий
26.09.2023 г., протокол № 1

Директор Высшей школы

Передовых производственных технологий

д.т.н., профессор

(уч.степень, уч.звание)

В.И. Воловач

(ФИО)

1. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ, СООТНЕСЕННЫХ С ПЛАНИРУЕМЫМИ РЕЗУЛЬТАТАМИ ОСВОЕНИЯ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

1.1. Цель освоения дисциплины

Целью освоения дисциплины является:

- формирование у обучающихся профессиональных компетенций, необходимых для применения микропроцессорных систем управления в технологиях механосборочного производства, выбора оборудования и методик для их опробования, а также для разработки предложений по автоматизации и модернизации технологических процессов.

1.2. Перечень планируемых результатов обучения по дисциплине

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Планируемые результаты обучения по дисциплине	Основание (ПС) *для профессиональных компетенций
ПК-4. Способен к разработке технологий механосборочного производства	ИПК-4.1. Применяет в профессиональной деятельности знания технологий механосборочного производства ИПК-4.2. Выбирает материальные методики расчётов, ресурсы, оборудование для комплексного опробования простого/сложного технологического оборудования ИПК-4.3. Формирует предложения по изменению технологического процесса изготовления изделия заказчика с учётом возможностей простого/сложного технологического оборудования механосборочного производства	Знает: – типовые технологические процессы механосборочного производства (сборка, регулировка, контроль); – виды соединений (резьбовые, прессовые, клепаные, сварные) и методы их выполнения; – требования ЕСКД и ЕСТД к оформлению сборочных операций. Умеет: – читать сборочные чертежи и спецификации; – выбирать последовательность сборки узлов и агрегатов; – определять необходимое оборудование и оснастку для сборочных работ. Владеет: – навыками составления маршрутных и операционных карт сборки; – методами контроля качества сборки (зазоры, натяги, взаимное расположение); – приёмами слесарно-сборочных работ (пригонка, балансировка).	40.069 Специалист по наладке и испытаниям технологического оборудования механосборочного производства

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Дисциплина относится к части, формируемой участниками образовательных отношений, Блока 1. Дисциплины (модули) образовательной программы и является элективной дисциплиной, углубляющей освоение профиля (Дисциплины по выбору).

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

3.1. Объем и структура дисциплины

Общая трудоёмкость дисциплины составляет **5 з.е. (180 час.)**, их распределение по видам работ и семестрам представлено в таблице.

Виды учебных занятий и работы обучающихся	Трудоёмкость, час
Общая трудоёмкость дисциплины, час	180
Контактная работа обучающихся с преподавателем по видам учебных занятий (всего), в т.ч.:	14
занятия лекционного типа (лекции)	6
занятия семинарского типа (семинары, практические занятия, практикумы, коллоквиумы и иные аналогичные занятия)	4
лабораторные работы	4
Самостоятельная работа всего, в т.ч.:	157
Самоподготовка по темам (разделам) дисциплины	157
Выполнение курсового проекта /курсовой работы	-
Контроль (часы на зачет)	9
Промежуточная аттестация	экзамен

Примечание: - объем часов соответственно для заочной формы обучения

Дисциплина реализуется посредством проведения контактной работы с обучающимися (включая проведение текущего контроля успеваемости), самостоятельной работы обучающихся и промежуточной аттестации.

В процессе освоения дисциплины может применяться электронное обучение и дистанционные образовательные технологии.

В процессе освоения дисциплины обучающиеся обеспечены доступом к электронной информационно-образовательной среде и электронно-библиотечным системам.

3.2. Содержание дисциплины, структурированное по темам

Планируемые результаты освоения: код формируемой компетенции и индикаторы достижения компетенций	Наименование разделов, тем	Виды учебной работы				Формы текущего контроля (наименование оценочного средства)
		Контактная работа			Самостоятельная работа, час	
		Лекции, час	Лабораторные работы, час	Практические занятия, час		
ПК-4, ИПК-4.1, ИПК-4.2, ИПК-4.3.	ТЕМА 1. ИМПУЛЬСНАЯ ЦИФРОВАЯ СХЕМОТЕХНИКА. ОСНОВНЫЕ ЦИФРОВЫЕ УСТРОЙСТВА: ТРИГГЕРЫ, СЧЕТЧИКИ, РЕГИСТРЫ, ЗАПОМИНАЮЩИЕ УСТРОЙСТВА, ПРЕОБРАЗОВАТЕЛИ СИГНАЛОВ. Содержание лекции: Целью изучения данной темы является усвоение студентами знаний о импульсной цифровой схемотехнике.	1				Лекция-визуализация (в т.ч. в ЭИОС)
	Лабораторная работа 1. «Архитектура типового центрального процессора»		0,5			Отчет по лабораторной работе
	Самостоятельная работа.				37	Самостоятельное изучение учебных материалов; Подготовка к практическим занятиям; Доклад
ПК-4,	ТЕМА 2. МИКРОПРОЦЕССОРЫ, ИХ	1				Лекция-

Планируемые результаты освоения: код формируемой компетенции и индикаторы достижения компетенций	Наименование разделов, тем	Виды учебной работы				Формы текущего контроля (наименование оценочного средства)
		Контактная работа			Самостоятель ная работа, час	
		Лекции, час	Лабораторн ые работы, час	Практическ ие занятия, час		
ИПК-4.1, ИПК-4.2, ИПК-4.3.	АРХИТЕКТУРА, СИСТЕМА КОМАНД. ОСНОВЫ ПРИМЕНЕНИЯ ЦИФРОВЫХ УСТРОЙСТВ. Содержание лекции: Целью изучения данной темы является ознакомление студентов с микропроцессорами, их архитектурой, системой команд.					визуализация (в т.ч. в ЭИОС)
	Лабораторная работа 2. «Базовая микропроцессорная система. Принципы построения. Назначение и работа блоков»		0,5			Отчет по лабораторной работе
	Практическая работа №1 «Расчет и построение характеристик типовых динамических звеньев. Преобразование структурных схем.»			1		Отчет по практической работе
	Практическая работа №2 «Моделирование линейной системы»			0,5		Отчет по практической работе
	Практическая работа №3 «Моделирование релейных систем автоматического регулирования»			0,5		Отчет по практической работе
	Самостоятельная работа				20	Самостоятельн ое изучение учебных материалов; Подготовка к практическим занятиям; Доклад
ПК-4, ИПК-4.1, ИПК-4.2, ИПК-4.3.	ТЕМА 3. ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ, СПЕЦИАЛИЗИРОВАННЫЕ МИКРОПРОЦЕССОРЫ БМП. СХЕМОТЕХНИКА БМП: ПОКАЗАТЕЛИ И ХАРАКТЕРИСТИКИ АНАЛОГОВЫХ ЭЛЕКТРОННЫХ УСТРОЙСТВ. Содержание лекции: Целью изучения данной темы является программное обеспечение, специализированные микропроцессоры БМП.	1				Лекция- визуализация (в т.ч. в ЭИОС)
	Лабораторная работа 3. «Способы адресации операндов. Машинный язык и язык ассемблера. Построение программ»		0,5			Отчет по лабораторной работе
	Практическая работа №4 «Расчет типовых схем усилителей их моделирование и снятие характеристик»			0,5		Отчет по практической работе
	Самостоятельная работа				30	Самостоятельн ое изучение учебных материалов; Подготовка к практическим занятиям
ПК-4, ИПК-4.1, ИПК-4.2,	ТЕМА 4. ОБРАТНАЯ СВЯЗЬ И ЕЕ ВЛИЯНИЕ НА ПОКАЗАТЕЛИ И ХАРАКТЕРИСТИКИ АНАЛОГОВЫХ	1				Лекция- визуализация (в т.ч. в ЭИОС)

Планируемые результаты освоения: код формируемой компетенции и индикаторы достижения компетенций	Наименование разделов, тем	Виды учебной работы				Формы текущего контроля (наименование оценочного средства)
		Контактная работа			Самостоятель ная работа, час	
		Лекции, час	Лабораторн ые работы, час	Практическ ие занятия, час		
ИПК-4.3.	ЭЛЕКТРОННЫХ УСТРОЙСТВ. Содержание лекции: В рамках этой темы даются основные сведения об обратной связи, ее влиянии на показатели и характеристики аналоговых электронных устройств.					
	Лабораторная работа 4. «Состав команд передачи данных типового процессора»		0,5			Отчет по лабораторной работе
	Практическая работа №5 «Расчет переходных процессов, различных типов регуляторов»			0,5		Отчет по практической работе
	Практическая работа №6 «Расчет и выбор конструкционных и расходных характеристик регулирующих органов»			0,5		Отчет по практической работе
	Самостоятельная работа				20	Самостоятельн ое изучение учебных материалов
ПК-4, ИПК-4.1, ИПК-4.2, ИПК-4.3.	ТЕМА 5. ОБЕСПЕЧЕНИЕ СТАБИЛИЗАЦИИ РЕЖИМОВ РАБОТЫ АНАЛОГОВЫХ УСТРОЙСТВ. КАСКАДЫ ПРЕДВАРИТЕЛЬНОГО УСИЛЕНИЯ. Содержание лекции: Цель данной темы - освоение студентами знаний об обеспечении стабилизации режимов работы аналоговых устройств.	1				Лекция- визуализация (в т.ч. в ЭИОС)
	Лабораторная работа 5. «Состав арифметических команд типового процессора»		0,5			Отчет по лабораторной работе
	Лабораторная работа 6. «Состав логических команд типового процессора»		0,5			Отчет по лабораторной работе
	Лабораторная работа 7. «Состав команд ветвления программ и связи с подпрограммами»		0,5			Отчет по лабораторной работе
	Практическая работа №7 «Алгоритмизация и программирование микроконтроллерных систем»			0,5		Отчет по практической работе
	Самостоятельная работа				20	Самостоятельн ое изучение учебных материалов; Подготовка к практическим занятиям; Доклад
ПК-4, ИПК-4.1, ИПК-4.2, ИПК-4.3.	ТЕМА 6. КОНЕЧНЫЕ УСИЛИТЕЛЬНЫЕ КАСКАДЫ И ОПЕРАЦИОННЫЕ УСИЛИТЕЛИ. ЛОГИЧЕСКИЕ ЭЛЕМЕНТЫ НА БИПОЛЯРНЫХ И ПОЛЕВЫХ ТРАНЗИСТОРАХ. Содержание лекции: В рамках этой темы дается расчет и классификация конечных усилительных каскадов и операционных усилителей.	1				Лекция- визуализация (в т.ч. в ЭИОС)

Планируемые результаты освоения: код формируемой компетенции и индикаторы достижения компетенций	Наименование разделов, тем	Виды учебной работы				Формы текущего контроля (наименование оценочного средства)
		Контактная работа			Самостоятель ная работа, час	
		Лекции, час	Лабораторн ые работы, час	Практическ ие занятия, час		
	Лабораторная работа 8. «Разработка программного обеспечения для типовой микропроцессорной системы управления бытовым прибором»		0,5			Отчет по лабораторной работе
	Самостоятельная работа				30	Самостоятельн ое изучение учебных материалов; Доклад
	ИТОГО	6	4	4	157	

Примечание: - объем часов соответственно для заочной формы обучения

4. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

4.1. Общие методические рекомендации по освоению дисциплины, образовательные технологии

Дисциплина реализуется посредством проведения контактной работы с обучающимися (включая проведение текущего контроля успеваемости), самостоятельной работы обучающихся и промежуточной аттестации.

При проведении учебных занятий по дисциплине обеспечивается развитие у обучающихся навыков командной работы, межличностной коммуникации, принятия решений, лидерских качеств (включая проведение интерактивных лекций, групповых дискуссий, ролевых игр, тренингов, анализ ситуаций и имитационных моделей, преподавание дисциплины в форме курса, составленного на основе результатов научных исследований, проводимых университетом, в том числе с учетом региональных особенностей профессиональной деятельности выпускников и потребностей работодателей).

Преподавание дисциплины ведется с применением следующих видов **образовательных технологий**:

- балльно-рейтинговая технология оценивания;
- электронное обучение;
- проблемное обучение;
- разбор конкретных ситуаций;
- информационные технологии: Google-документы

Для оценки знаний, умений, навыков и уровня сформированности компетенции по дисциплине применяется балльно-рейтинговая система контроля и оценки успеваемости студентов. В основу балльно-рейтинговой системы положены принципы, в соответствии с которыми формирование рейтинга студента осуществляется в ходе текущего контроля успеваемости. Максимальное количество баллов в семестре - 100.

4.2. Методические указания для обучающихся по освоению дисциплины на занятиях лекционного типа

Лекционный курс предполагает систематизированное изложение основных вопросов тематического плана. В ходе лекционных занятий раскрываются базовые вопросы в рамках каждой темы дисциплины. Обозначаются ключевые аспекты тем, а также делаются акценты на наиболее сложные и важные положения изучаемого материала.

Лекционные занятия проводятся в поточной аудитории с применением мультимедийного проектора в виде учебной презентации или в ЭИОС университета.

В ходе лекционных занятий рекомендуется конспектирование учебного материала. Возможно ведение конспекта лекций в виде интеллект-карт.

Отдельные темы предлагаются для самостоятельного изучения (конспектируются).

Материалы лекций являются опорной основой для подготовки обучающихся к практическим занятиям / лабораторным работам и выполнения заданий самостоятельной работы, а также к мероприятиям текущего контроля успеваемости и промежуточной аттестации по дисциплине.

4.3. Методические указания для обучающихся по освоению дисциплины на занятиях семинарского типа/ на практических занятиях

Практические (семинарские) занятия представляют собой детализацию лекционного теоретического материала, проводятся в целях закрепления курса и охватывают все основные разделы. Основной формой проведения семинаров и практических занятий является обсуждение наиболее проблемных и сложных вопросов по отдельным темам, а также решение задач и разбор примеров и ситуаций в аудиторных условиях.

Практические (семинарские) занятия обучающихся обеспечивают:

- проверку и уточнение знаний, полученных на лекциях;

- обсуждение вопросов по учебному материалу дисциплины;
- получение умений и навыков составления докладов и сообщений, обсуждения вопросов по учебному материалу дисциплины;
- подведение итогов занятий по рейтинговой системе, согласно технологической карте дисциплины.

Практические занятия организуются, в том числе в форме практической подготовки, которая предусматривает участие обучающихся в выполнении отдельных элементов работ, связанных с будущей профессиональной деятельностью.

4.4. Методические указания для обучающихся по освоению дисциплины на лабораторных работах

Подготовку к каждой лабораторной работе студент должен начать с ознакомления с планом занятия, который отражает содержание предложенной темы. Каждая выполненная работа с оформленным отчетом по ней подлежит защите преподавателю.

При оценивании лабораторных работ учитывается следующее:

- качество выполнения экспериментально-практической части работы и степень соответствия результатов работы заданным требованиям;
- качество оформления отчета по работе;
- качество устных ответов на контрольные вопросы при защите работы.

4.5. Методические указания по самостоятельной работе обучающихся

Самостоятельная работа обеспечивает подготовку обучающегося к аудиторным занятиям и мероприятиям текущего контроля и промежуточной аттестации по изучаемой дисциплине. Результаты этой подготовки проявляются в активности обучающегося на занятиях и в качестве выполненных практических заданий и других форм текущего контроля.

Самостоятельная работа студентов включает:

- изучение учебной литературы по курсу;
- работу с ресурсами Интернет;
- Подготовка докладов
- подготовку к практическим (семинарским) занятиям;
- выполнение практических заданий;
- подготовку к промежуточной аттестации по курсу.

При выполнении заданий для самостоятельной работы рекомендуется проработка материалов лекций по каждой пройденной теме, а также изучение рекомендуемой литературы.

Для обучающихся по заочной форме обучения самостоятельная работа является основным видом учебной деятельности.

Для обеспечения самостоятельной работы обучающихся используется электронный учебный курс, созданный в ЭИОС университета <http://sdo.tolgas.ru/>

Самостоятельная работа обучающихся направлена на закрепление и углубление полученных знаний и навыков, поиска и приобретения новых знаний, а также выполнения учебных заданий, подготовки к предстоящим занятиям, текущему контролю успеваемости и промежуточной аттестации.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины

Вся литература, включенная в данный перечень, представлена в виде электронных ресурсов в электронной библиотеке университета (ЭБС). Литература, используемая в печатном виде, представлена в научной библиотеке университета в объеме не менее 0,25 экземпляров на одного обучающегося.

Основная литература

1. Беккер, В. Ф. Технические средства автоматизации. Интерфейсные устройства и микропроцессорные средства : учеб. пособие для вузов по специальности "Автоматизация технол. процессов и пр-в", направление подгот. "Автоматизир. технологии и пр-ва" / В. Ф. Беккер. - 2-е изд. - Документ read. - Москва : РИОР [и др.], 2024. - 152 с. - (Высшее образование - Бакалавриат). - URL: <https://znanium.ru/read?id=443969> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. - ISBN 978-5-369-01198-0. - 978-5-16-006686-8. - 978-5-16-101783-8. - Текст : электронный.
2. Жежера, Н. И. Микропроцессорные системы автоматизации технологических процессов : учеб. пособие / Н. И. Жежера. - 3-е изд. - Документ read. - Москва [и др.] : Инфра-Инженерия, 2024. - 240 с. - Прил. - URL: <https://znanium.ru/read?id=452444> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. - ISBN 978-5-9729-2019-8. - Текст : электронный.
3. Фурсенко, С. Н. Автоматизация технологических процессов : учеб. пособие для вузов по техн. специальностям (соответствует направлению подгот. 15.03.04 "Автоматизация технол. процессов и пр-в") / С. Н. Фурсенко, Е. С. Якубовская, Е. С. Волкова. - Документ read. - Москва : ИНФРА-М, 2022. - 377 с. - (Высшее образование - Бакалавриат). - Прил. - URL: <https://znanium.com/read?id=390468> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. - ISBN 978-5-16-102249-8. - Текст : электронный.

Дополнительная литература

4. Баев, Б. П. Микропроцессорные системы бытовой техники : учеб. для вузов / Б. П. Баев. - 3-е изд., стер. - Москва : Горячая линия - Телеком, 2012. - 480 с. : ил., табл. - (Учебник для высших учебных заведений). - Прил. - ISBN 978-5-9912-0290-9 : 704-00. - Текст : непосредственный.
5. Виноградов, М. В. Практикум по микропроцессорным системам управления : учеб. пособие / М. В. Виноградов, Е. М. Самойлова. - Документ read. - Москва [и др.] : Инфра-Инженерия, 2024. - 168 с. - Прил. - URL: <https://znanium.ru/read?id=453251> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. - ISBN 978-5-9729-1978-9. - Текст : электронный.
6. Гуревич, В. И. Уязвимости микропроцессорных реле защиты. Проблемы и решения : учеб.-практ. пособие / В. И. Гуревич. - 3-е изд., перераб. и доп. - Документ read. - Москва : Инфра-Инженерия, 2022. - 256 с. - URL: <https://znanium.ru/read?id=417185> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. - ISBN 978-5-9729-0916-2. - Текст : электронный.
7. Коледов, Л. А. Технология и конструкции микросхем, микропроцессоров и микросборок : учеб. пособие для вузов по специальности "Проектирование и технология радиоэлектрон. средств" / Л. А. Коледов. - Изд. 2-е, испр. и доп. - Санкт-Петербург : Лань, 2008. - 340 с. : схем. - (Учебники для вузов. Специальная литература). - Предм. указ. - ISBN 978-5-8114-0766-8 : 319-33. - Текст : непосредственный.
8. Муханин, Л. Г. Схемотехника измерительных устройств : учеб. пособие для вузов по направлению подгот. и специальности "Приборостроение" / Л. Г. Муханин. - Изд. 4-е, стер. - Документ Reader. - Санкт-Петербург [и др.] : Лань, 2022. - 284 с. : схем. - Предм. указ. - URL: <https://reader.lanbook.com/book/205958> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. - ISBN 978-5-8114-0843-6. - Текст : электронный.

9. Новожилов, О. П. Основы микропроцессорной техники : учеб. пособие в 2 т. Т. 1 / О. П. Новожилов. - Москва : РадиоСофт, 2007. - 432 с. : ил. - Аббревиатура. - Предм. указ. - ISBN 5-93037-165-2 : 320-64. - Текст : непосредственный.

10. Сонькин, М. А. Микропроцессорные системы. Разработка программного обеспечения для микроконтроллеров семейства AVR / М. А. Сонькин, А. А. Шамин. – Документ read. – Москва [и др.] : Инфра-Инженерия, 2023. – 96 с. – URL: <https://znanium.ru/read?id=433309> (дата обращения: 20.09.2023). - Режим доступа: для авториз. пользователей. – ISBN 978-5-9729-1211-7. – Текст : электронный.

11. Хартов, В. Я. Микропроцессорные системы : учеб. пособие для вузов по направлению "Информатика и вычисл. техника" и специальности "Вычисл. машины, комплексы, системы и сети" / В. Я. Хартов. - Москва : Академия, 2010. - 351 с. : ил. - (Высшее профессиональное образование. Информатика и вычислительная техника). - ISBN 978-5-7695-7028-5 : 545-60;394-90. - Текст : непосредственный.

5.2. Профессиональные базы данных, информационно-справочные системы, интернет-ресурсы

1. eLIBRARY.RU: научная электронная библиотека: сайт. - Москва, 2000 - . - URL: <https://elibrary.ru> (дата обращения: 20.09.2023). - Режим доступа: для зарегистрир. пользователей. - Текст: электронный.
2. КонсультантПлюс : справочная правовая система: сайт / ЗАО «КонсультантПлюс». - Москва, 1992 - . - URL: <http://www.consultant.ru> (дата обращения 20.09.2023). - Текст : электронный.
3. Электронная библиотечная система Поволжского государственного университета сервиса: сайт / ФГБОУ ВО «ПВГУС». - Тольятти, 2010 - . - URL. : <http://elib.tolgas.ru> (дата обращения 20.09.2023). - Режим доступа: для авториз. пользователей. - Текст : электронный.
4. Электронно-библиотечная система Znanium.com : сайт / ООО "ЗНАНИУМ". - Москва, 2011 - . - URL: <https://znanium.com/> (дата обращения 20.09.2023). - Режим доступа: для авториз. пользователей. - Текст : электронный.
5. Электронно-библиотечная система Лань : сайт / ООО "ЭБС ЛАНЬ". - Москва, 2011 - . - URL: <https://e.lanbook.com/> (дата обращения 20.09.2023). - Режим доступа: для авториз. пользователей. - Текст : электронный.

5.3. Программное обеспечение

Информационное обеспечение учебного процесса по дисциплине осуществляется с использованием следующего программного обеспечения (лицензионного и свободно распространяемого), в том числе отечественного производства:

№п/п	Наименование	Условия доступа
1	Microsoft Windows	из внутренней сети университета (лицензионный договор)
2	Microsoft Office	из внутренней сети университета (лицензионный договор)
3	Консультант Плюс	из внутренней сети университета (лицензионный договор)
4	СДО MOODLE	из любой точки, в которой имеется доступ к сети Интернет (лицензионный договор)

6. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ, НЕОБХОДИМОЙ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ

Помещения представляют собой учебные аудитории для проведения учебных занятий, предусмотренных учебным планом и рабочей программой дисциплины, оснащенные оборудованием и техническими средствами обучения.

Занятия лекционного типа. Учебные аудитории для занятий лекционного типа укомплектованы мебелью и техническими средствами обучения, служащими для представления учебной информации (стационарные или переносные наборы демонстрационного оборудования (проектор, экран, компьютер/ноутбук), учебно-наглядные пособия (презентации по темам лекций), обеспечивающие тематические иллюстрации, соответствующие данной программе дисциплины.

Занятия семинарского типа. Учебные аудитории для занятий семинарского типа укомплектованы мебелью и техническими средствами обучения, служащими для представления учебной информации (стационарные или переносные наборы демонстрационного оборудования (проектор, экран, компьютер/ноутбук).

Лабораторные работы. Для проведения лабораторных работ используется учебная аудитория «Универсальная лаборатория информационного и компьютерного обучения», оснащенная компьютерной техникой с возможностью подключения к сети «Интернет» и доступом к электронной информационно-образовательной среде университета.

Промежуточная аттестация. Для проведения промежуточной аттестации по дисциплине используются компьютерные классы, оснащенные компьютерной техникой с возможностью подключения к сети Интернет и обеспечением доступа в электронную информационно-образовательную среду университета и/или учебные аудитории, укомплектованные мебелью и техническими средствами обучения.

Самостоятельная работа. Помещения для самостоятельной работы оснащены компьютерной техникой с возможностью подключения к сети «Интернет» и доступом к электронной информационно-образовательной среде университета. Для организации самостоятельной работы обучающихся используются:

- компьютерные классы университета;
- библиотека (медиазал), имеющая места для обучающихся, оснащенные компьютерами с доступом к базам данных и сети Интернет.

Электронная информационно-образовательная среда университета (ЭИОС). Каждый обучающийся в течение всего периода обучения обеспечен индивидуальным неограниченным доступом к электронной информационно-образовательной среде университета (ЭИОС) <http://sdo.tolgas.ru/> из любой точки, в которой имеется доступ к информационно-телекоммуникационной сети "Интернет", как на территории университета, так и вне ее.

ЭИОС университета обеспечивает:

- доступ к учебным планам, рабочим программам дисциплин (модулей), программам практик, электронным учебным изданиям и электронным образовательным ресурсам, указанным в рабочих программах дисциплин (модулей), программах практик;
- формирование электронного портфолио обучающегося, в том числе сохранение его работ и оценок за эти работы.

В случае реализации образовательной программы с применением электронного обучения, дистанционных образовательных технологий ЭИОС дополнительно обеспечивает:

- фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения образовательной программы;
- проведение учебных занятий, процедур оценки результатов обучения, реализация которых предусмотрена с применением электронного обучения, дистанционных образовательных технологий;
- взаимодействие между участниками образовательного процесса, в том числе синхронное и (или) асинхронное взаимодействия посредством сети "Интернет".

7. ОСОБЕННОСТИ ОРГАНИЗАЦИИ ОБУЧЕНИЯ ДЛЯ ЛИЦ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ И ИНВАЛИДОВ

При необходимости рабочая программа дисциплины может быть адаптирована для обеспечения образовательного процесса инвалидов и лиц с ограниченными возможностями здоровья, в том числе для дистанционного обучения. Для этого требуется заявление студента (его законного представителя) и заключение психолого-медико-педагогической комиссии (ПМПК).

В случае необходимости, обучающимся из числа лиц с ограниченными возможностями здоровья (по заявлению обучающегося) а для инвалидов также в соответствии с индивидуальной программой реабилитации инвалида, могут предлагаться следующие варианты восприятия учебной информации с учетом их индивидуальных психофизических особенностей, в том числе с применением электронного обучения и дистанционных технологий:

- для лиц с нарушениями зрения: в печатной форме увеличенным шрифтом; в форме электронного документа; в форме аудиофайла (перевод учебных материалов в аудиоформат); в печатной форме на языке Брайля; индивидуальные консультации с привлечением тифлосурдопереводчика; индивидуальные задания и консультации.

- для лиц с нарушениями слуха: в печатной форме; в форме электронного документа; видеоматериалы с субтитрами; индивидуальные консультации с привлечением сурдопереводчика; индивидуальные задания и консультации.

- для лиц с нарушениями опорно-двигательного аппарата: в печатной форме; в форме электронного документа; в форме аудиофайла; индивидуальные задания и консультации.

8. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ (ФОНД ОЦЕНОЧНЫХ СРЕДСТВ) ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ

8.1. Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания

Для оценки знаний, умений, навыков и уровня сформированности компетенции по дисциплине применяется балльно-рейтинговая система контроля и оценки успеваемости студентов. В основу балльно-рейтинговой системы положены принципы, в соответствии с которыми формирование рейтинга студента осуществляется в ходе текущего контроля успеваемости. Максимальное количество баллов в семестре - 100.

Шкала оценки результатов освоения дисциплины, сформированности результатов обучения

Форма проведения промежуточной аттестации	Шкалы оценки уровня сформированности результатов обучения		Шкала оценки уровня освоения дисциплины		
	Уровневая шкала оценки компетенций	100 балльная шкала, %	100 балльная шкала, %	5-балльная шкала, дифференцированная оценка/балл	недифференцированная оценка
Экзамен	допороговый	ниже 61	ниже 61	«неудовлетворительно» / 2	не зачтено
	пороговый	61-85,9	61-69,9	«удовлетворительно» / 3	зачтено
			70-85,9	«хорошо» / 4	зачтено
	повышенный	86-100	86-100	«отлично» / 5	зачтено

По итогам текущей успеваемости студенту может быть выставлена оценка по промежуточной аттестации в соответствии за набранными за семестр баллами (по накопительному рейтингу). Студентам, набравшим в ходе текущего контроля успеваемости по дисциплине от 61 до 100 баллов и выполнившим все обязательные виды запланированных учебных занятий, по решению преподавателя без прохождения промежуточной аттестации выставляется оценка в соответствии со шкалой оценки результатов освоения дисциплины.

Результат обучения считается сформированным (повышенный уровень), если теоретическое содержание курса освоено полностью; при устных собеседованиях студент исчерпывающе, последовательно, четко и логически стройно излагает учебный материал; свободно справляется с задачами, вопросами и другими видами заданий, требующих применения знаний, использует в ответе дополнительный материал; все предусмотренные рабочей учебной программой задания выполнены в соответствии с установленными требованиями, студент способен анализировать полученные результаты; проявляет самостоятельность при выполнении заданий, качество их выполнения оценено числом баллов от 86 до 100, что соответствует повышенному уровню сформированности результатов обучения.

Результат обучения считается сформированным (пороговый уровень), если теоретическое содержание курса освоено полностью; при устных собеседованиях студент последовательно, четко и логически стройно излагает учебный материал; справляется с задачами, вопросами и другими видами заданий, требующих применения знаний; все предусмотренные рабочей учебной программой задания выполнены в соответствии с установленными требованиями, студент способен анализировать полученные результаты; проявляет самостоятельность при выполнении заданий, качество их выполнения оценено числом баллов от 61 до 85,9, что соответствует пороговому уровню сформированности результатов обучения.

Результат обучения считается несформированным, если студент при выполнении заданий не демонстрирует знаний учебного материала, допускает ошибки, неуверенно, с большими затруднениями выполняет задания, не демонстрирует необходимых умений, качество выполненных заданий не соответствует установленным требованиям, качество их выполнения оценено числом баллов ниже 61, что соответствует допороговому уровню.

Формы текущего контроля успеваемости

Формы текущего контроля	Количество контрольных точек	Количество баллов за 1 контр. точку	Макс. возм. кол-во баллов
Отчет по темам лекционных занятий	5	8	40
Доклад	4	6	24
Отчет по практической работе	4	5	20
Отчет по лабораторной работе	2	5	10
Творческий рейтинг (участие в конференциях, олимпиадах и т.п.) Дополнительные баллы за активное изучение дисциплины и др.	1	6	6
Итого по дисциплине			100 баллов

Система оценивания представлена в электронном учебном курсе по дисциплине <http://sdo.tolgas.ru/>.

8.2. Типовые контрольные задания или иные материалы для ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ

8.2.1. Типовые задания к практическим (семинарским) занятиям

Практическая работа 1. «Расчет и построение характеристик типовых динамических звеньев. Преобразование структурных схем.»

Цель: Освоить методы расчёта и построения временных и частотных характеристик типовых звеньев (апериодическое, интегрирующее, колебательное).

Задание: Для заданного звена рассчитать переходную функцию, построить график. Выполнить эквивалентное преобразование структурной схемы, определить передаточную функцию системы.

Практическая работа 2. «Моделирование линейной системы»

Цель: Научиться моделировать линейную систему автоматического управления в программной среде (Matlab/Simulink или аналоги) и анализировать её устойчивость.

Задание: По заданной структурной схеме собрать модель в среде моделирования, получить переходную характеристику, определить запасы устойчивости, сделать вывод о качестве регулирования.

Практическая работа 3. «Моделирование релейных систем автоматического регулирования»

Цель: Изучить особенности релейных систем (нелинейность типа «реле») и освоить их моделирование.

Задание: Собрать модель релейной системы в Simulink, получить фазовый портрет и переходные процессы при разных амплитудах входного сигнала, определить автоколебания.

Практическая работа 4. «Расчет типовых схем усилителей их моделирование и снятие характеристик»

Цель: Освоить расчёт и моделирование усилительных каскадов на операционных усилителях (инвертирующий, неинвертирующий, дифференциальный).

Задание: Рассчитать номиналы резисторов для заданного коэффициента усиления, собрать схему в симуляторе (например, Multisim), снять амплитудно-частотную характеристику, оценить влияние обратной связи.

Практическая работа 5. «Расчет переходных процессов, различных типов регуляторов»

Цель: Освоить расчёт переходных процессов в системах с П-, ПИ-, ПИД-регуляторами и выбор параметров настройки.

Задание: Для заданной модели объекта рассчитать переходные процессы для каждого типа регулятора, подобрать коэффициенты усиления по критерию минимума времени регулирования, сравнить качество переходных процессов.

Практическая работа 6. «Расчет и выбор конструкционных и расходных характеристик регулирующих органов»

Цель: Изучить методику выбора регулирующего органа (клапана, заслонки) по пропускной способности, расходным характеристикам и условиям эксплуатации.

Задание: По заданным параметрам среды (расход, давление, перепад) рассчитать требуемую пропускную способность, выбрать по каталогу типоразмер регулятора, определить его расходную характеристику, построить график.

Практическая работа 7. «Алгоритмизация и программирование микроконтроллерных систем»

Цель: Освоить принципы разработки алгоритмов и программирования микроконтроллеров (на примере Arduino или STM32) для задач управления технологическим оборудованием.

Задание: Разработать блок-схему алгоритма управления по заданию (например, стабилизация температуры, управление двигателем), написать программу на C/C++ для микроконтроллера, выполнить отладку и проверку работы на макете или в симуляторе.

8.2.2. Типовые задания к лабораторным занятиям

Лабораторная работа 1. Архитектура типового центрального процессора.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект. Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 2. Базовая микропроцессорная система. Принципы построения. Назначение и работа блоков.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект.
Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 3. Способы адресации операндов. Машинный язык и язык ассемблера. Построение программ.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект.
Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 4. Состав команд передачи данных типового процессора.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект. Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 5. Состав арифметических команд типового процессора.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект.
Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 6. Состав логических команд типового процессора.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект.
Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 7. Состав команд ветвления программ и связи с подпрограммами.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект.
Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Лабораторная работа 8. Разработка программного обеспечения для типовой микропроцессорной системы управления бытовым прибором.

Задание на выполнение лабораторной работы, стенд, Микропроцессорный комплект.
Провести необходимые расчеты.

Оформить отчет о проделанной работе.

Темы докладов

1. Основные цифровые устройства: триггеры, счетчики, регистры, запоминающие устройства, преобразователи сигналов.
2. Основы применения цифровых устройств.
3. Схемотехника БМП: показатели и характеристики аналоговых электронных устройств.
4. Каскады предварительного усиления.
5. Логические элементы на биполярных и полевых транзисторах.
6. Аналоговый интерфейс микропроцессорного устройства управления.
7. 2. Трансверсальный адаптивный фильтр.
8. 3. Устройство управления шаговым двигателем.
9. 4. Система стабилизации температуры термокамеры.
10. 5. Система стабилизации скорости двигателя постоянного тока.
11. 6. Система управления для объекта (по выбору студента).

8.3. Типовые контрольные задания или иные материалы для проведения ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ

Форма проведения промежуточной аттестации по дисциплине: экзамен (по результатам накопительного рейтинга или в форме компьютерного тестирования).

Устно-письменная форма по экзаменационным билетам предполагается, как правило, для сдачи академической задолженности.

Перечень вопросов для подготовки к экзамену

№	Содержание вопроса
ПК-4. Способен к разработке технологий механосборочного производства	
1.	История развития микропроцессоров. Принципы построения первых процессорных ЭВМ.
2.	Понятие организации и архитектуры МП системы. Архитектура типовой микросистемы.
3.	Внутренняя организация микропроцессоров. Принципы фон Неймана: принцип последовательного выполнения команд, принцип разделения памяти, принцип адресности.
4.	Структура микропроцессорной системы. Узлы микропроцессорной системы. Генератор тактовых импульсов. Буферы.
5.	Этапы развития микропроцессоров. Классификация микропроцессоров по поколениям. Отличительные особенности поколений процессоров.
6.	Шинные формователи. Формирование управляющих МПС. Интерфейсы ввода-вывода.
7.	Режим работы микропроцессора - без обращения к памяти и с обращением к памяти. Циклы работы микропроцессора - командный цикл, машинный цикл (цикл шины), машинный такт (такт синхронизации).
8.	Основные характеристики МПК. Микропроцессорный комплект серии КР580. МПК серии КР588. МПК серии К1800. МПК серии К1801.
9.	Разбиение адресного пространства на блоки оперативного запоминающего устройства, постоянного запоминающего устройства, устройств ввода-вывода, внешних запоминающих устройств.
10.	МПК серии КР(КМ)1802. МПК серии КМ(КР)1804. МПК серии КР1810. Построение микропроцессоров с использованием различных МПК.
11.	Различные системы адресации, используемые микропроцессором, способы преобразования адресов.
12.	Организация ввода-вывода в микропроцессорной системе. Программная модель внешнего устройства. Параллельная передача данных.
13.	Оперативно-запоминающие устройства (статические, динамические, регистровые), постоянно-запоминающие устройства (однократно программируемые, многократно программируемые, FLASH), ВЗУ (винчестер, CD-ROM, DVD-ROM).
14.	Форматы передачи данных. Последовательная передача данных. Синхронный последовательный интерфейс.
15.	Внутренняя структура микросхемы памяти. Таблица управляющих сигналов для различного вида памяти.
16.	Асинхронный последовательный интерфейс.
17.	Организация памяти без использования дискового пространства (фиксированными разделами, разделами переменной величины, перемещаемыми разделами).
18.	Уровни предоставления микропроцессорной системы.
19.	Организация памяти с использованием дискового пространства (страничное распределение, сегментное распределение, странично-сегментное распределение).
20.	Отладка. Обнаружение ошибки и диагностика неисправностей. Функции средств отладки
21.	Оценочные средства ежегодно обновляются в соответствии поступлением новой техники и технологии. Виртуальная память как дополнение оперативной памяти. Принцип организации виртуальной памяти. Назначение виртуальной памяти.
22.	Свойство контролепригодности системы. Этапы проектирования микропроцессорных систем. Источники ошибок.

23.	Назначение и виды прерываний - аппаратные и программные прерывания.
24.	Основные методы контроля правильности проектирования. Автономная отладка.
25.	Организация аппаратных прерываний при помощи микропроцессора - маскируемые и немаскируемые прерывания.
26.	Что из ниже перечисленного представляет собой совокупность совместимых? а) БИС б) МПК в) ПТК
27.	Как называется устройство, входящее в состав микропроцессора и обеспечивающее обработку информации в соответствии с выполняемой командой? а) Операционное устройство б) Управляющее устройство в) Интерфейсный блок
28.	Какое управление реализует система с децентрализованным управлением? а) Замкнутое б) Разомкнутое в) Комбинированное
29.	Выберите неверный ответ. Какие критерии способствуют применению микропроцессоров в системах автоматического управления? а) Программируемость б) Адаптивность в) Надежность
30.	Выберите неверный ответ. Введение каких компонентов позволяет обеспечить высокую отказоустойчивость микропроцессоров? а) Программная избыточность б) Информационная избыточность в) Интегральная избыточность
31.	Взаимодействие МПСУ с объектом-станком состоит в а) В управлении дискретной автоматикой станка б) В управлении рабочим процессом станка в) Оба варианта
32.	Какие модули не входят в МПСУ? а) Модуль связи с ЭВМ верхнего уровня б) Модуль центрального процессора в) Оба варианта
33.	Что такое МПСУ? а) Модульно-процессорная система управления б) Микропроцессорная система управления
34.	Преимуществом использования микропроцессоров в системах управления является а) Работоспособность б) Энергосбережение в) Отказоустойчивость
35.	Как называется устройство, входящее в состав микропроцессора и осуществляющее синхронизацию вычислительного процесса? а) Операционное б) Управляющее в) Интерфейсный блок
36.	Большинство людей в своей практической деятельности использует десятичную систему счисления, какую систему счисления использует ЭВМ? а) Десятичную б) Шестнадцатеричную в) Двоичную г) Восьмеричную д) Двоично-десятичную

37.	Что означает бит в двоичной системе счисления? а) Двоичную цифру б) Двоичное слово в) Набор цифр г) Набор слов д) Нечто иное
38.	Число 10010 является числом какой системы счисления? а) Десятичной б) Шестнадцатеричной в) Двоичной г) Восьмиричной д) Двоично-десятичной
39.	Преобразованное в десятичный код двоичное число 0101 это: а) Число 8 б) Число 12 в) Число 3 г) Число 5 д) Число 7
40.	Микропроцессоры различаются между собой: а) Устройствами ввода и вывода б) Разрядностью и тактовой частотой в) Счетчиками времени
41.	Функции процессора состоят в: а) Подключении ПК к электронной сети б) Обработке данных, вводимых в ПК в) Выводе данных на печать
42.	Микропроцессор предназначен для: а) Управления работой компьютера и обработки данных б) Ввода информации в ПК и вывода ее на принтер в) Обработки текстовых данных
43.	Процессор, функционирующий с сокращенным набором команд: а) CISC б) RISC в) MISC г) VLIW
44.	Основное исполнительное устройство в процессоре - это: а) Ядро б) Буфер адреса переходов в) Предсказатель переходов г) Шина
45.	Количество бит, которые МП может обрабатывать одновременно - это: а) Внешняя разрядность данных б) Тактовая частота в) Внутренняя разрядность данных г) Степень интеграции микросхемы
46.	Что является центром всех операций управления в микро-ЭВМ? а) Микропроцессор б) ОЗУ в) ПЗУ г) Устройство ввода д) Устройство вывода
47.	Какая шина в микропроцессорной системе является однонаправленной? а) Шина адреса б) Шина данных

	в) Шина управления г) А и б д) Б и в
48.	Такт работы процессора - это: а) Период времени, за который осуществляется выполнение команды исходной программы в машинном виде; состоит из нескольких тактов б) Устройство, предназначенное для временного хранения данных ограниченного размера в) Комплекс команд, поддерживающий работу системы г) Промежуток времени между соседними импульсами (tick of the internal clock) генератора тактовых импульсов
49.	Какие из перечисленных выводов микропроцессора не являются его входами? а) Вывода питания б) Вывода ГТИ в) Вывода адресной шины г) Вывода а и б д) Вывода б и в
50.	Какие из перечисленных выводов микропроцессора не являются его выходами? а) Вывода адресной шины б) Вывода шины данных в) Вывода питания г) Вывода ГТИ д) Вывода г и в
51.	Какая часть центрального процессора интерпретирует КОП, помещенный в регистр команд и определяет последующую процедуру управления и синхронизации? а) АЛУ б) Аккумулятор в) Регистр временного хранения данных г) Дешифратор команд д) Регистр флагов
52.	Как называется регистр состояний АЛУ? а) РОН б) Регистр временного хранения данных в) Служебный регистр г) Регистр флагов д) Аккумулятор
53.	В какой регистр микропроцессора помещается в начале выполнения КОП первой команды? а) Регистр временного хранения данных б) Служебный регистр в) Регистр команд г) Регистры общего назначения д) Аккумулятор
54.	Какая часть центрального процессора отвечает за управление всеми процессами внутри процессора? а) АЛУ б) РОН в) Дешифратор команд г) Блок десятичной коррекции д) Блок управления и синхронизации
55.	Какой регистр центрального процессора содержит адрес следующей команды извлекаемой из памяти? а) Регистр временного хранения данных б) Счетчик команд в) Регистр команд

	г) Аккумулятор д) Регистр общего назначения
56.	Процессор состоит из - а) АЛУ б) АЛУ, УУ, регистров ячеек памяти в) Ячеек памяти г) Регистров
57.	Сколько тактов необходимо для выполнения машинной команды? а) 1 б) 2 в) 3 г) 4
58.	С какими числами работает процессор? а) С натуральными б) С целыми в) С действительными г) Со всеми
59.	В том, что машинная команда содержит не данные, а их адреса заключается принцип а) Адресности б) Однородности памяти в) Магистрально - модульный г) Программного управления
60.	Что не хранится в регистрах процессора? а) Программа б) Команда в) Данные г) Адрес
61.	Какие регистры образуют группу сегментных регистров? а) AX, BX, CX, DX б) SP, BP, SI, DI в) AL, BL, CL, DL г) CS, DS, SS, ES
62.	Из чего складывается логический адрес ячейки памяти? а) 20 битного значения б) Базового адреса сегмента и смещения сегмента в) Базового адреса смещения
63.	Сколько групп команд имеет элементарный процессор? а) 4 б) 5 в) 7 г) 6
64.	Какой командой осуществляется сложение регистровых пар? а) Inx rp б) Dad rp в) Dcx rp г) Daa д) Adi data
65.	Микропроцессор связан с ОЗУ внешними устройствами через а) ПЗУ б) Дешифратор адреса в) Интерфейсы ввода/вывода
66.	Математический сопроцессор, имеющий 80-разрядные регистры необходим для а) Обработки отрицательных чисел б) Обеспечения мультимедиа

	в) Вычисления математических функций г) Обработки действительных чисел
67.	Процессор, обеспечивающий параллельное выполнение операций над массивами данных, векторами, характеризуется специальной архитектурой, построенной на группе параллельно работающих процессорных элементов - это: а) Векторный процессор б) Матричный процессор в) Скалярный процессор г) Суперскалярный процессор
68.	Какое количество основных информационных шин входят в системную магистраль микропроцессорной системы? а) 3 б) 2 в) 4
69.	Для чего применяется мультиплексирование шин? а) Для снижения количества шин б) Для увеличения пропускной способности в) Для увеличения количества шин
70.	Как называется устройство, отвечающее за выполнение арифметических, логических и операций управления, записанных в машинном коде? а) Микропроцессор б) Оперативная память в) Система ввода/вывода
71.	ADDR bus расшифровывается как? а) Шина данных б) Шина управления в) Шина адреса
72.	При шинной структуре связей сигналы между устройствами передаются: а) По одним и тем же линиям связи, но в разное время б) По одним и тем же линиям связи и в одно и то же время в) По разным линиям связи, но в одно и то же время
73.	Архитектура ЭВМ - это а) Описание деталей технического и физического устройства компьютера б) Описание набора устройств ввода-вывода в) Описание структуры и функций ЭВМ достаточное для понимания принципов работы г) Описание программного обеспечения необходимого для работы ЭВМ
74.	Как называется шина, в которой передача данных может производиться в обоих направлениях? а) Двухнаправленная б) Однонаправленная в) Шина с выходным сигналом
75.	Что такое микропроцессор? а) Процессор на одном кристалле б) Микроминиатюрный процессор в) Процессор с микрокомандами
76.	Что такое микропроцессорная система? а) Система изготовления микропроцессоров б) Система, содержащая микропроцессор в) Система проектирования микропроцессоров
77.	Укажите основные блоки микропроцессора? а) Флэш-память, сумматор, перемножитель б) ОЗУ, ПЗУ, выполняющее устройство в) АЛУ, регистры, устройство управления
78.	Чем определяется разрядность микропроцессора?

	а) Разрядностью шины б) Разрядностью памяти в) Разрядностью регистров
79.	Какова основная тенденция совершенствования микропроцессоров в настоящее время? а) Увеличение тактовой частоты б) Параллельное выполнение в) Увеличение напряжения
80.	Что такое микроконтроллер? а) Процессор с памятью на одном кристалле б) Микроскопическое устройство контроля в) Устройство управления микропроцессора
81.	Какая архитектура называется гарвардской? а) Программа и данные в общем ЗУ б) Программа в ОЗУ, данные в ПЗУ в) Программа и данные в разных ЗУ
82.	Разрядность адресной шины определяет? а) Объем адресуемой оперативной памяти и размер обрабатываемых данных б) Быстродействие процессора в) Объем адресуемой оперативной памяти г) Объем адресуемой оперативной памяти и быстродействие процессора д) Количество и скорость одновременно передаваемых данных